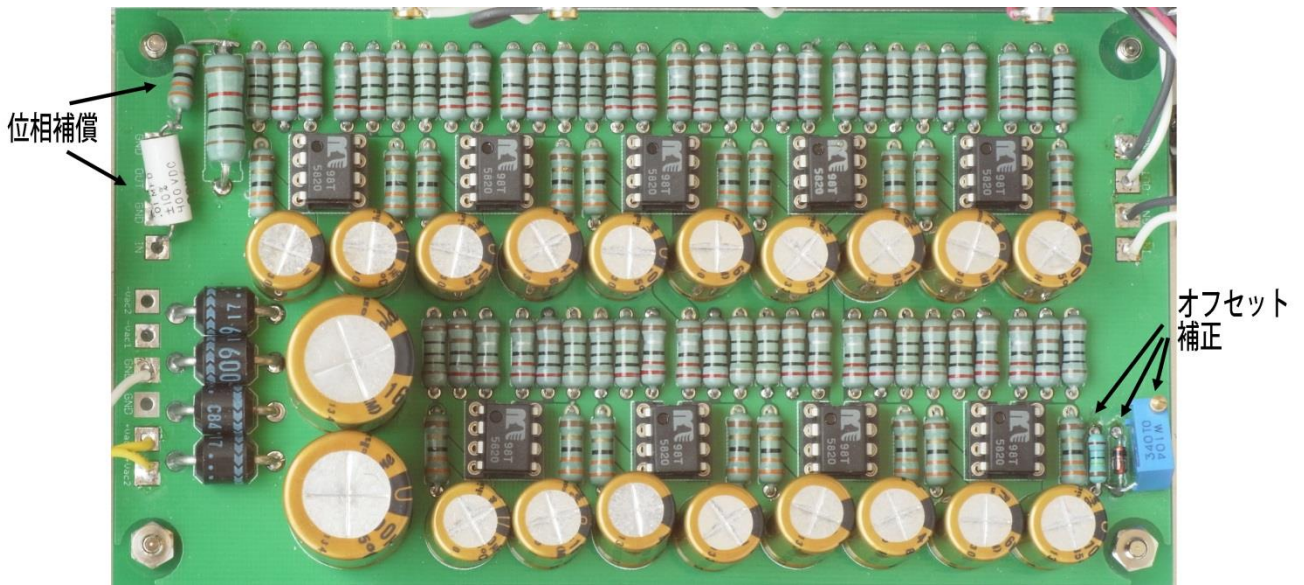


パラレルワールド試作基板追加加工説明書



試作基板には、位相補償回路とオフセット補償回路の追加が必要です。

位相補償回路（左図）は、 $0.01\mu\text{F}$ と 33Ω を直列にして、IN 端子と R1 のリードの上にハンダ付けします。

オフセット補償回路（右図）は、R2 に $2.2\text{M}\Omega$ を、R3 に写真の向きに E-101 定電流ダイオードを挿入します。半固定抵抗は、2本の端子を基板に追加工された穴(GND)に挿入してハンダ付けしますが、1本の端子を定電流ダイオードのアノード側リードにハンダ付けします。



製造・発売元

有限会社イーディオ

〒162-0852 東京都新宿区南榎町 46 モンポルト一階

TEL 03-3266-1071 FAX 03-3266-1072

Email: info@aedio.co.jp <http://www.aedio.co.jp/>